Memoria centrale a semiconduttore (Cap. 5 – Stallings)

Memory Type	Category	Erasure	Write Mechanism	Volatility
Random-access memory (RAM)	Read-write memory	Electrically, byte-level	Electrically	Volatile
Read-only memory (ROM)	Read-only memory	Not possible	Masks	
Programmable ROM (PROM)			Electrically	Nonvolatile
Erasable PROM (EPROM)	Read-mostly memory	UV light, chip-level		
Electrically Erasable PROM (EEPROM)		Electrically, byte-level		
Flash memory		Electrically, block-level		

Architettura degli elaboratori -1

Pagina 210

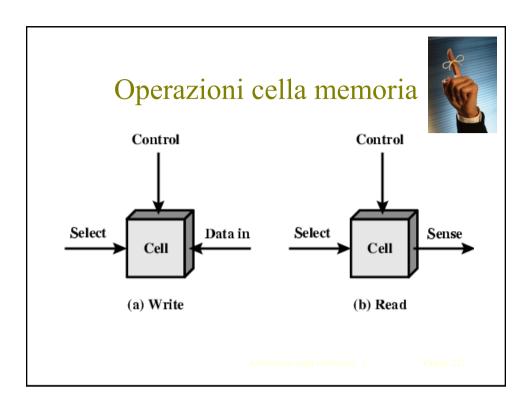
Memorie a semiconduttore



• RAM

- Accesso casuale
- Read/Write
- Volatile
- Memorizzazione temporanea
- Statica o dinamica

Architettura degli elaboratori -1

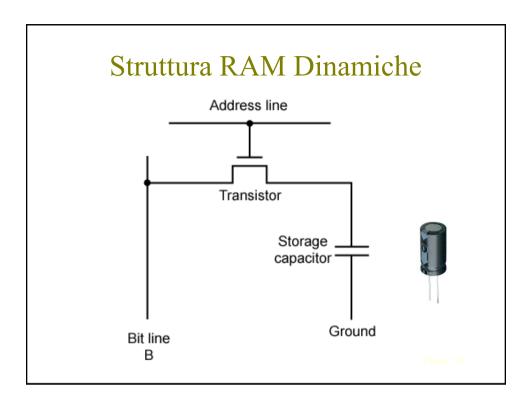


RAM Dinamiche (Dynamic RAM)



- Bit memorizzati come cariche in condensatori
- Decadimento delle cariche con il tempo
- Necessitano di refresh delle cariche, anche durante l'alimentazione
- Costruzione più semplice
- Un condensatore per bit
- Meno costose
- Necessitano di circuiti per il refresh
- Più lente
- Usate per la memoria principale
- In essenza operano in modo analogico
 - il livello di carica determina il valore digitale

Architettura degli elaboratori -l



Funzionamento DRAM

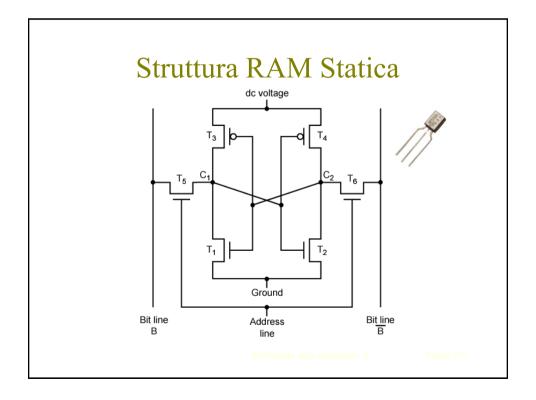
- Linea indirizzo attivata quando si deve scrive o legge un bit
 - Transistor "chiuso" (la corrente fluisce)
- Write
 - Si applica tensione alla linea di bit
 - Tensione alta indica valore 1; tensione bassa indica valore 0
 - Poi si applica un segnale alla linea indirizzo
 - Trasferisce la carica al condensatore
- Read
 - Si seleziona la linea indirizzo
 - · transistor si accende
 - La carica del condensatore fluisce attraverso la linea di bit verso un amplificatore
 - Valore di carica comparato con un segnale di riferimento per stabilire se vale 0 o 1
 - La carica del condensatore deve essere ristabilita (refresh)

Architettura degli elaboratori -1

RAM Statica

- Bit memorizzati tramite porte logiche
- Nessuna perdita di carica
- Nessuna necessità di refresh
- Costruzione più complessa
- Più elementi per bit
- Più costosa
- Non ha bisogno di circuiti di refresh
- Più veloci
- Usate per la cache
- Digitale
 - usa flip-flop

Architettura degli elaboratori -1



Funzionamento RAM Statica

- La disposizione dei transistor garantisce stati stabili
- Stato 1
 - C₁ alto, C₂ basso
 - T₁ T₄ "spenti", T₂ T₃ "accesi",
- Stato 0
 - C₂ alto, C₁ basso
 - T₂ T₃ "spenti", T₁ T₄ "accesi",
- La linea indirizzo controlla i transistor T₅ T₆ (accesi con presenza di segnale)
- Write si applica il valore da scrivere alla linea B ed il complemento del valore alla linea \bar{B}
- Read il valore viene letto tramite la linea B

Architettura degli elaboratori -

Pagina 218

SRAM e DRAM a confronto

- Entrambe sono volatili
 - Alimentazione necessaria per preservare i dati
- celle dinamiche
 - Più semplici da costuire, più piccole
 - Più dense
 - Meno costose
 - Necessitano di refresh
 - Unità di memoria più capienti
- · celle statiche
 - Più veloci
 - Cache





Architettura degli elaboratori - l

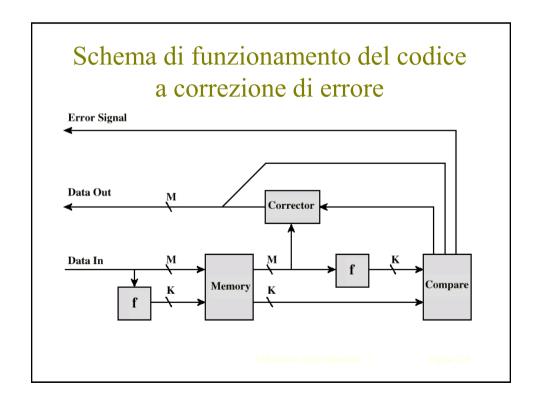
гадша 415

Correzione Errori

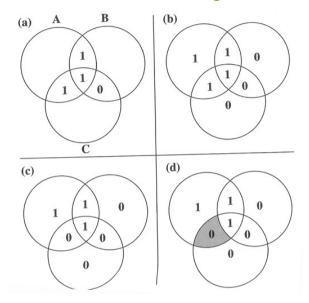


- Guasti Hardware (Hard Failure)
 - Guasti permanenti
- Errori Software (Soft Error)
 - Random, non-distruttivi
 - Danni alla memoria non permanenti
- Errori rilevati ed eventualmente corretti usando, ad esempio, codici correttori di Hamming

Architettura degli elaboratori -1



Esempio di codice a correzione di errore di Hamming



Pagina 230

Memoria Esterna (secondaria)

(Cap. 6, Stallings)

- Dischi magnetici
 - RAID
 - Rimovibili



- CD-ROM
- CD-Recordable (CD-R)



- DVD
- Nastri magnetici 🗸







Architettura degli elaboratori -1

Dischi Magnetici



- Disco rivestito con materiale magnetico (ossido di ferro)
- Materiale usato per il disco: era in alluminio
- Ora è di vetro, perché
 - Migliora l'uniformità della superficie
 - aumenta l'affidabilità
 - Riduce i difetti della superficie
 - riduce gli errori di lettura/scrittura
 - Permette di ridurre la distanza della testina dal disco
 - Maggiore rigidità
 - Più resistente agli urti

Architettura degli elaboratori -1

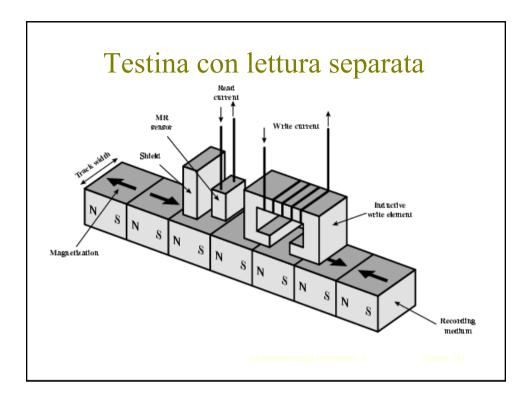
Pagina 239

Meccanismi di lettura e scrittura

- Memorizzazione e recupero dell'informazione tramite bobina conduttiva detta testina (head)
- Unica testina per lettura/scrittura oppure testine separate
- Durante la lettura/scrittura, la testina è stazionaria, mentre il disco ruota
- Scrittura
 - la corrente che fluisce nella bobina produce un campo magnetico
 - impulsi elettrici inviati alla testina
 - 0 e 1 memorizzati sul disco sotto forma di campi magnetici (con direzione opposta)
- Lettura (tradizionale)
 - i campi magnetici presenti sul disco, muovendosi rispetto alla testina, inducono corrente sulla bobina
 - la bobina è la stessa sia per la scrittura che per la lettura
- Lettura (come avviene ora)
 - testina di lettura separata, ma vicina a quella di scrittura
 - realizzata da sensore magneto-resistivo (MR), parzialmente schermato
 - la resistenza elettrica dipende dalla direzione del campo magnetico
 - operazioni ad alta frequenza
 - alta densità di memorizzazione e velocità

Architettura degli elaboratori -1

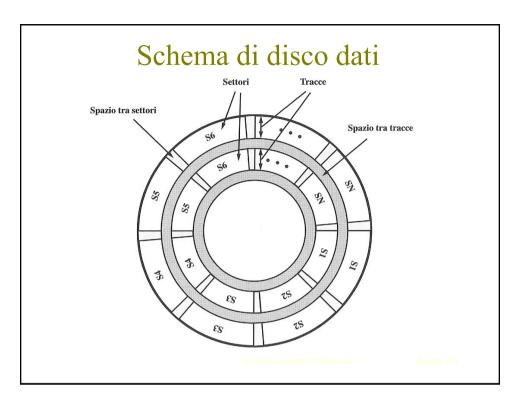




Organizzazione e formattazione dei dati

- Anelli o tracce concentriche
 - Spazi tra tracce adiacenti
 - Riducendo gli spazi si aumenta la capacità del disco
 - Stesso numero di bit per traccia (variable packing density)
 - Velocità angolare costante
- Tracce divise in settori
- Dimensione minima di blocco coincide con un settore
- Si può avere più di un settore per blocco

Architettura degli elaboratori -1

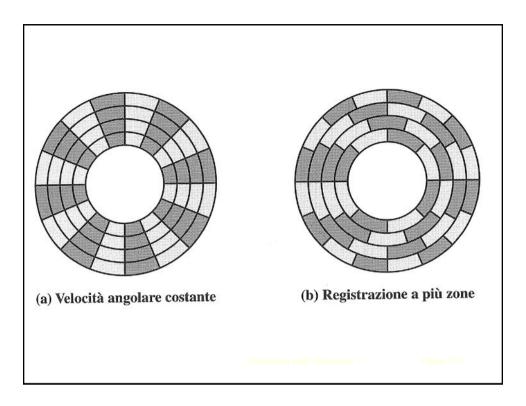


Velocità del disco



- Problema: bit vicini al centro del disco ruotante hanno velocità relativa più bassa di quelli più in periferia
- Soluzione: aumentare lo spazio tra i bit in tracce differenti
- Quindi il disco può ruotare con velocità angolare costante
 - Settori a forma di "torta" e tracce concentriche
 - Possibile indirizzare tracce e settori individualmente
 - Si sposta la testina sulla traccia di interesse e si aspetta il settore
 - Spreco di spazio nelle tracce più esterne
 - minore densità di memorizzazione dei dati
- Per aumentare la capacità si adotta registrazione a più zone
 - Ogni zona ha numero fisso di bit per traccia
 - Circuiti più complessi

Architettura degli elaboratori -1

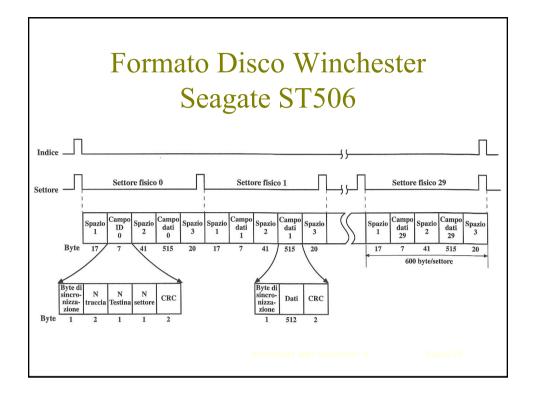


Ricerca Settori



- Bisogna riconoscere l'inizio della traccia e del settore
- Formato disco
 - Informazione aggiuntiva non disponibile all'utente
 - demarca tracce e settori

Architettura degli elaboratori -



Caratteristiche



- Testina fissa (raro) o mobile
- Disco rimovibile o fisso
- A faccia singola o doppia (più frequente)
- Piatto singolo o multiplo
- Meccanismo della testina
 - con contatto (Floppy)
 - a distanza fissa
 - Separazione aerodinamica (Winchester)

Architettura degli elaboratori -1

Testina fissa/mobile



- Testina fissa
 - Una testina in lettura/scrittura per traccia
 - Testine montate su braccio fisso
- Testina mobile
 - Una testina in lettura/scrittura per faccia disco
 - Montate su braccio mobile

Architettura degli elaboratori -1

Pagina 240

Disco rimovibile o fisso

- Disco rimovibile
 - Può essere rimosso e sostituito con un altro disco
 - Capacità di memorizzazione "illimitata"
 - Facilità il trasferimento di dati fra sistemi
- Disco fisso
 - Montato in modo permanente



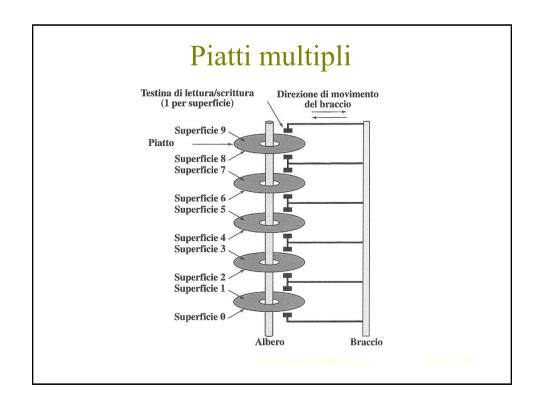
Architettura degli elaboratori -1

Piatti multipli

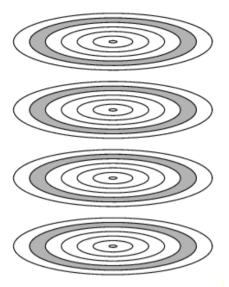


- Una testina per faccia disco
- Testine aggregate ed allineate
- Tracce allineate su ogni piatto formano i cilindri
- I dati sono distribuiti sul cilindro
 - riduce gli spostamenti delle testine
 - aumenta la velocità (transfer rate)

Architettura degli elaboratori -1







Pagina 2:

Disco rigido Winchester (1)

- Sviluppati da IBM a Winchester (USA)
- Unità sigillate (polvere proibita!!)
- Uno o più dischi
- Le testine (foil) planano sulla superficie dei dischi sfruttando la portanza del loro profilo (come un'ala di aeroplano)
- Testine vicinissime alla superficie dei dischi:
 - minore interferenze nel leggere la superficie del disco...
 - ... quindi possibilità di aumentare la densità di memorizzazione

Architettura degli elaboratori -1

Disco rigido Winchester (2)

- Universali
- Economici



- Fra i più veloci dispositivi di memorizzazione esterna
- Diventano sempre più capienti
 - 250 Gigabyte facilmente disponibili ed economici

Prestazioni

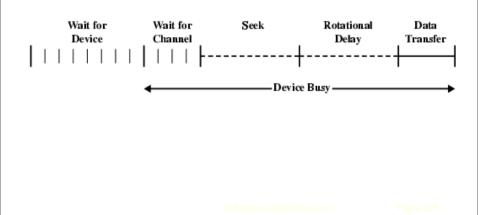
- Tempo di posizionamento (seek time)
 - spostamento della testina sulla giusta traccia 5-20 ms, difficilmente riducibile
- Latenza [rotazionale] (latency)
 - attesa che il settore di interesse cada sotto la testina
 - dipende dalla velocità di rotazione Esempio $RPM=3600 \Rightarrow RPS=60 \Rightarrow 1 \ rotazione \approx 16.7 ms \Rightarrow T_L=8.35 ms$
 - Tempo di accesso = (seek + latency)
- Tempo di trasferimento:

$$T = \frac{b}{rN}$$

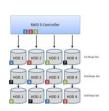
b #byte da trasferire N #byte per traccia

r velocità rotazione (in rotazioni per sec.)

Temporizzazione del trasferimento in I/O per un disco



RAID



- Redundant Array of Independent Disks
- o anche: Redundant Array of Inexpensive Disks
- 7 levelli (da 0 a 6)
- Livelli non gerarchici
- Insieme di dischi fisici visti dal sistema operativo come un singolo dispositivo logico
- Dati distribuiti sui dispositivi fisici
- Possono usare capacità di memorizzazione ridondante per memorizzare informazioni sulla parità

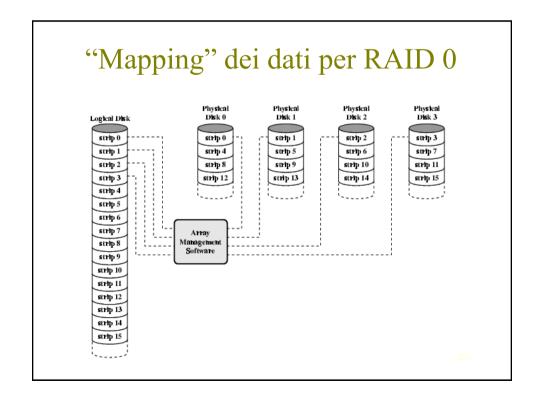
Architettura degli elaboratori -1

RAID 0



- Nessuna ridondanza, in questo caso
- Dati distribuiti su tutti i dischi in "strisce" (strip)
- "Round Robin striping"
- Velocità accresciuta
 - Richieste multiple di dati hanno bassa probabilità di coinvolgere lo stesso disco (quindi, meno conflitti di risorse...)
 - I dischi eseguono la ricerca dei settori in parallelo
 - Un insieme di dati ha alta probabilità di essere distribuita su più dischi

Architettura degli elaboratori -1



RAID 1



- Contenuto replicato su più dischi (Mirrored Disks)
- Dati distribuiti su più dischi
- 2 copie dei dati su dischi separati
- Lettura e scrittura su entrambi i dischi
- Recupero (da guasto) dell'informazione è semplice
 - Sostituire disco malfunzionante & ricopia informazione
 - Nessun tempo di inattività per riparazioni
- Costoso

Architettura degli elaboratori -

Pagina 26

RAID 2

(non commercializzato)



- Dischi sincronizzati (accesso parallelo) in modo che la testina di ciascun disco si trovi nella stessa posizione su ogni disco
- Unità di informazione piccole
 - spesso singolo byte/word
- Codici di correzione degli errori calcolati tra bit corrispondenti sui vari dischi
- Dischi a parità multipla memorizzano codici correttori di Hamming in posizioni corrispondenti
- Molta ridondanza
 - costoso
 - tipicamente non utilizzato

Architettura degli elaboratori -l

RAID 0, 1, 2 strip 4 strtp 5 strip 6 strip 7 strip 8 strip 9 strip 10 strip 11 strip 13 strip 14 strip 15 strip 12 (a) RAID 0 (non-redundant) strip 0 strip 3 strip 1 strip 4 strip 5 strip 6 strip 4 strip 6 strip 7 strip 7 strip 5 strip 10 strip 11 strip 8 strtp 9 strip 11 strip 8 strtp 9 strip 10 strip 12 strip 13 strip 14 strip 15 strip 12 strip 13 strip 14 strip 15 (b) RAID 1 (mtrored) (c) RAID 2 (redundancy through Hamming code)

RAID 3



- Simile al RAID 2
- Solo un disco ridondante, indipendentemente dal numero di dischi presenti nell'array
- Semplice bit di parità per ogni insieme corrispondente di bit
- Dati presenti su un disco difettoso possono essere ricostruiti a partire dai dati sui dischi rimanenti e dalle informazioni sulla parità
- Velocità di trasferimento molto alta

Architettura degli elaboratori -1

RAID 4

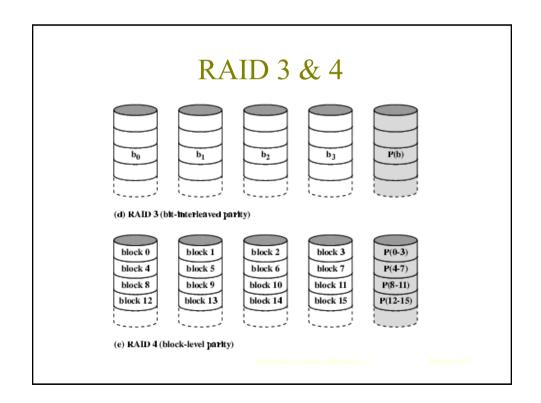
(non commercializzato)



- Ogni disco opera indipendentemente
- Ottimo per alti ritmi di richieste I/O
- Unità di informazione ampia
- Parità bit a bit calcolata tra unità di informazione per ogni disco
- Informazione di parità memorizzata su un disco ad hoc (parity disk)

Architettura degli elaboratori -1

Pagina 26'



RAID 5



- Come RAID 4
- Parità distribuita su tutti i dischi
- Allocazione round robin per la parità
- Evita il "collo di bottiglia" del disco di parità del RAID 4
- Usato comunemente sui server di rete

Architettura degli elaboratori -1

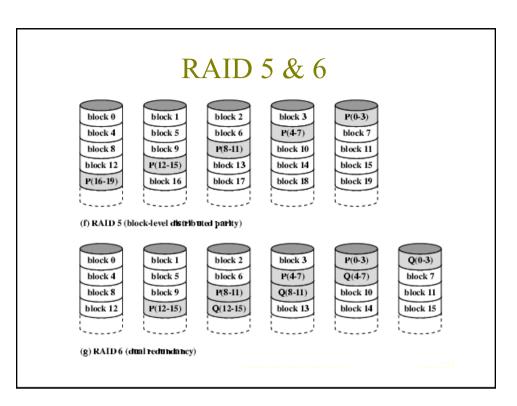
Pagina 269

RAID 6



- Calcolo di parità tramite due metodi distinti
- Memorizzata in blocchi separati su dischi differenti
- Se l'utente richiede N dischi, ne occorrono N+2
- Alta affidabilità sui dati
 - per perdere i dati devono guastarsi tre dischi
 - scrittura molto più lenta

Architettura degli elaboratori -1



Esercizi su dischi magnetici

Es1: Si supponga di sapere che per trasferire 4KB di dati da un dato disco rigido occorra un tempo totale di circa 9,75 ms (senza contare l'attesa che il dispositivo ed uno dei suoi canali sia libero). Sapendo che:

- il disco possiede 16645 tracce,
- ogni settore memorizza 512B,
- il tempo medio di posizionamento della testina è 0,8 ms,
- la velocità di rotazione del disco è di 4200 rpm si calcoli il numero totale di byte che il disco può memorizzare.

Architettura degli elaboratori -1

i

Esercizi su dischi magnetici

Aiuto:

Ricordarsi che il tempo di trasferimento (in millisecondi) è dato dalla formula

$$T_t = \frac{b}{rN} \times 1000$$

b #byte da trasferire
N #byte per traccia
r velocità rotazione
(in rotazioni per sec.)

Architettura degli elaboratori -

Pagina 28

Esercizi su dischi magnetici

Es2: La struttura dell'informazione memorizzata su un disco è organizzata in cilindri e settori. Si considerino i seguenti tre principali algoritmi di selezione della prossima ricerca di cilindro:

First-Come First-Served:

le richieste di posizionamento sono servite nell'ordine di arrivo, senza alcun riordinamento.

• Shortest Seek First:

la prossima richiesta da servire è la più vicina al cilindro corrente tra quelle in attesa.

• Elevator Algorithm:

la testina avanza o retrocede verso il cilindro più vicino senza mai cambiare direzione fin quando esistano richieste pendenti in quella direzione.

Architettura degli elaboratori -1

Esercizi su dischi magnetici (continua)

Sia data una sequenza di richieste di lettura/scrittura per i cilindri:

10, 20, 15, 5, 40, 8, 35

pervenute nell'ordine mostrato.

Assumendo:

- un costo temporale di 5 millisecondi per lo spostamento della testina dal cilindro su cui si trova ad uno dei cilindri adiacenti
- che la testina, in posizione iniziale, sia sul cilindro 15

si determini il costo complessivo di posizionamento al termine della sequenza data per i 3 algoritmi indicati, illustrando anche l'ordine di selezione corrispondente.

Architettura degli elaboratori -