CPUSim

Preparazione ambiente di lavoro

In questa lezione iniziamo ad utilizzare il programma CPUSim, che permette di simulare l'esecuzione di programmi assembler da parte di una ipotetica CPU. Il programma ci permetterà in seguito di modificare la descrizione della "macchina" simulata creando dei processori personalizzati sia come architettura sia come set di istruzioni.

Per prima cosa è necessario eseguire una serie comandi in modo da preparare l'ambiente di lavoro. Dopo aver avviato una shell linux digitare i seguenti comandi dando INVIO dopo ognuno:

```
mkdir esercizi
cd esercizi
cp -R /usr/local/CPUSim3.6.7/SampleAssignments/* .
```

Notate che il . (punto) finale ha un significato ben preciso!...quale?

A questo punto per avviare il programma CPUSim, digitate il comando CPUSim.sh

Descrizione di CPUSim

All'avvio, il programma si presenta con una schermata simile alla seguente:

🛃 Wombat1	
Elle Edit Modify Execute View Iext Help	
□ est_1-somma.a □ × □ × □ ∞ read /prizo intero -> acc store x /prizo intero -> acc add x /prizo intero -> acc add x /prizo intero -> acc add x /prizo intero -> acc stop 12 pc 12 name width value name width 16 000000000000000000000000000000000000	
IO Console	•
Enter an integer: -1 Output: 8	^

Si possono notare 3 finestre:

- la prima (a sinistra) mostra il listato del programma assembler da eseguire
- la seconda (in alto a destra) mostra i registri della CPU attualmente in simulazione e il loro contenuto
- la terza (in basso a destra) mostra le celle di memoria ed il loro contenuto

La parte inferiore della finestra mostra la console di Input/Output che serve per interagire con il programma in esecuzione inserendo dati ed ottenendo risultati.

La CPU caricata di default (se non viene caricata, File->Open Machine... e caricate Wombat1.cpu) corrisponde ad un'architettura generica in cui sono definiti i registri:

- **PC** (program counter) l'indirizzo della locazione di memoria contenente la successiva istruzione da eseguire
- ACC (accumulator) contiene i risultati della ALU
- **IR** (instruction register) contiene l'istruzione da eseguire, quella cioè puntata dal PC
- MAR (memory address register) contiene l'indirizzo della locazione di memoria che viene acceduta
- **MDR** (memory data register) contiene temporaneamente tutti i dati e le istruzioni che dalla memoria devono essere elaborati nel processore
- **Status** (registro di stato) memorizza una serie di bit indicativi dello stato corrente del processore (halt, overflow, underflow, ecc)

Il ciclo di esecuzione della CPU simulata è:

- 1. pc --> mar
- 2. Main[mar] --> mdr
- 3. mdr --> ir
- 4. inc2-pc
- 5. decode-ir

Istruzioni: [etichetta:] operatore operandi [; commento] Ad esempio:

ADD x ; M[x]+acc --> acc

Pseudo-istruzioni Dati: etichetta: .data nByte valore [; commento] Ad esempio:

x: .data 2 0 ; x è una locaz. di memoria di 2Byte iniz. a 0

Eseguire un programma

Per eseguire un programma per prima cosa bisogna caricare il file contenente il listato usando il comando File -> Open text

In alternativa, cliccando File -> New Text comparirà una finestra vuota nella quale iniziare a scrivere un nuovo programma da zero.

Una volta deciso quale sarà il programma da eseguire, per prima cosa questo deve essere assemblato (in questa fase viene eseguita un'analisi sintattica del listato) usando Execute -> Assemble.

<u>ATTENZIONE</u>: il comando appena descritto sarà eseguito sul programma visualizzato nella finestra attualmente selezionata. Oppure, se non è selezionato alcun sorgente, il comando sarà applicato all'ultimo programma assemblato. Quindi è buona cosa selezionare il programma corretto prima di eseguire Execute -> Assemble.

Una volta assemblato, il programma deve essere caricato in memoria per essere eseguito; la voce di menu Execute -> Assemble&Load permette di verificare la correttezza del programma e di caricarlo in memoria. Successivamente si può avviare l'esecuzione con Execute->Run.

Per eseguire nuovamente il programma, premere Execute \Box Clear, Assemble, Load & run.

Modalità di debug

Dal menù Execute, cliccando su Debug Mode, si può passare alla modalità di debug. In questa modalità la gestione dell'avanzamento dell'esecuzione è lasciata all'utente, il quale può eseguire una istruzione alla volta (Step by Instr) e controllare lo stato di memoria e registri dopo ogni istruzione, oppure avanzare nell'esecuzione una microistruzione alla volta (Step by Micro).

💰 Wombat1	
Elle Edit Modify Execute View Text Help	
Go Step by Instr Step by Micro Backup one Instr Backup one Micro	teset all Flush & Reset IO Reset Control unit Fetch sequence: Main[mar]->mdr
[] ₩1-0,a	
7 This program reads in integers and adds them together 7 until a negative number is read in. Then it outputs 7 the sum (not including the last number).	Base: Binary V
Start: read ; read n -> acc nam jmpn Done ; jump to Done if n < 0. acc acc store sun ; store the new sun jump Start ; go back a read in next number mar Done: load sun ; load the final sun store store store stop ; stop ; stop ; stop store store	Wdfh value 12 0000 0000 0000 16 0000 0000 0000 172 0000 0000 0000 18 0000 0000 0000 19 0000 0000 0000 10 0000 0000 0000 12 0000 0000 0000 14 0000 0000 0000 15 0000 0000 0000 16 0000 0000 0000
sum: .data 2 0 ; 2-byte location where sum is stored	AM Main
۲ ۱ ۱۹ Caracta	
	▲ ▼ ▼

Esercizi

ESERCIZIO 1	[es1_1-somma.a]
Legge due numeri (usando locazione di memoria z.	la locazione di memoria x) e salva la somma nella
read	; primo intero -> acc
store x	; primo intero -> cella x
read	; secondo intero -> acc
add x	; $M[x] + acc \rightarrow acc$
store z	; acc -> cella z
write	
stop	
x: .data 2 0	; 2 byte dove mettere x
z: .data 2 0	; 2 byte dove mettere z

ESERCIZIO 2 [es1_2-val-ass.a]

Calcola e stampa il valore assoluto di un intero ricevuto in input.

read	;	input -> acc
jmpn negativo	;	se acc <0, salta a negativo
fine: write	;	acc -> output
stop	;	stop

```
negativo: store copia
load zero ; zero -> acc
subtract copia ; acc-copia -> acc
jump fine ; va alla fine
zero: .data 2 0 ; 2 byte dove mettere zero
copia: .data 2 0 ; 2 byte dove mettere copia
```

ESERCIZIO 3

[es1_3-quo-rest-sott.a]

Calcola quoziente e resto della divisione di due interi x e y (x/y) usando solo sottrazioni.

; esegue x/y		
; nota: legge prima y di	. X	
read	;	legge il primo numero
store y	;	lo mette in M[x]
read	;	legge il secondo numero
store x	;	lo mette in M[y]
ciclo: subtract y	;	x-y -> acc
jmpn fine	;	se x <y -=""> vai a fine</y>
store x	;	altrimenti, x-y -> M[x]
load Uno	;	1 -> acc
add Quoziente	;	acc+ quoziente -> quoziente
store Quoziente		; memorizzo Quoziente
load x	;	carico x
jump ciclo	;	salta a ciclo
fine: load Quoziente		; quoziente -> acc
write	;	acc -> output STAMPA OUOZIENTE
load x	;	M[x] -> acc
write	;	acc -> output STAMPA RESTO
stop	;	stop
x: .data 2 0		: 2 byte dove mettere x
		(alla fine ; il resto
		della divisione)
v: .data 2 0	:	2 byte dove mettere y
Quoziente: .data 2 0	;	2 byte dove mettere il
auoziente	,	
Uno:.data 2 1	;	2 byte dove mettere uno
	· :	(inizializzati a 1)
	'	$(\pm m \pm 2 \pm \alpha \pm 2 \pm 2 \pm \alpha \pm $

Machine Instructions

CPUSim permette di modificare l'insieme di istruzioni della cpu simulata. Nella parte sinistra della finestra, che si ottiene cliccando sul menu Modify -> Machine instructions, è presente la tabella che mostra l'insieme delle istruzioni disponibili. Per ogni istruzione troviamo il nome, il codice operativo e il formato costituito da una serie di stringhe descrittive. La parte destra invece, serve per definire una nuova istruzione (dopo aver

premuto il pulsane "New" in basso a sinistra). Per creare una nuova istruzione basta selezionare ed inserire le microistruzioni adatte dalla lista (albero) di destra.

La figura seguente mostra la finestra di modifica delle istruzioni.

Il pulsante Edit Fields permette di modificare i codici di campo usati nella definizione del formato delle istruzioni.



Machine Microistructions

Dal menu Modify -> Microistructions è possibile modificare le microistruzioni della macchina attualmente caricata in CPUSim. Una microistruzione è definita dal suo nome, dal registro sul quale opera, dal bit iniziale sul quale operare, dal numero di bit interessati e dal valore da assegnare a questi bit.

La figura seguente mostra la definizione di due nuove microistruzioni che permettono di impostare l'accumulatore a "0" (tutti e 16 i bit a 0) e a "1" (fissando a 1 solo il bit meno significativo).

🕌 Edit Micro	instructions			×
	Type of Microi	nstruction: Set	-	
name	register	start	numBits	value
0->acc	acc	0	16	0
xxx1->acc	acc	15	1	1
	New	Delete	uplicate	
Help			ок	Cancel

Oltre alle due microistruzioni mostrate in figura creare anche una nuova istruzione

che esegue l'AND bit a bit tra i registri acc e mdr e mette il risultato in acc. L'istruzione si dovrà chiamare "accANDmdr ->acc" e sarà di tipo "Logical".

Nuove istruzioni

Creeremo alcune nuove istruzioni che ci saranno utili nella realizzazione di nuovi esercizi.

And

Esegue la funzione logica "and" tra l'accumulatore e una locazione di memoria, trattando un valore diverso da zero come "1" logico e 0 come "0" logico.

🛓 Edi	t machine instructions				X
name Ionga	opcode format E op addr addr16	and's implementation		Existing micros	
band and stop load store read write	D op addr C op addr 0 op unused 1 op addr 2 op addr 3 op unused 4 op unused	if(acc!=0)skip-1 End ir(4-15)->mar Main[mar]->mdr mdr>acc if(acc!=0)skip-1 End	< <insert<<< th=""><th></th><th></th></insert<<<>		
New	Image: state	acc->0 acc->xxx1 End	ОК	Shift Shift Garcel	•

Band

Esegue la funzione logica and bit a bit tra l'accumulatore e una locazione di memoria.

🛎 Edit	machine instructions					×
name longa	opcode format E op addr addr16		band's implementation	1	Existing micros	
band and stop load store read write add	D op addr C op addr O op unused 1 op addr 2 op addr 3 op unused 4 op unused 5 op oddr Delete Edit fields		n(+-15)ritai Main[ma1]mdr accANDmdr -> acc End	< <insert<<>>delete</insert<<>		
	Help			ок	Cancel	

Esercizi

ESERCIZIO 4 [es1_4-and_logico.a]

Definire ed utilizzare una nuova istruzione che esegue l'AND logico tra due numeri. Un numero diverso da zero è interpretato come "1" logico.

read store opl read and opl write

```
stop
op1: .data 2 0
```

ESERCIZIO 5 [es2_2-and_bit.a]

Definire ed utilizzare una nuova istruzione che esegue l'AND logico bit a bit tra due numeri.

```
read
store op1
read
band op1
write
stop
op1: .data 2 0
```

PER CASA

ESERCIZIO 1c [es1_4-prod_somma.a]

Calcola il prodotto di due interi usando somme.

```
; leggere due interi x e y e calcolare il prodotto x*y
; non usare l'istruzione multiply
read
             ; legge -> acc
store x
                 ; acc -> x
read
store y
                  ; acc -> y
ciclo: jmpz fine;
load sum ; sum -> acc
add x;
                ; acc + x -> acc
store sum ; acc -> sum
                 ; y -> acc
load y
load y
subtract uno
                 ; acc - 1
store y
                 ; acc -> y
jump ciclo
                 ;
fine: load sum ; somme parziali -> acc
write
stop
             ;
x: .data 2 0;
y: .data 2 0;
sum: .data 2 0;
uno: .data 2 1;
```

ESERCIZIO 2c

[es1_5-somma_seq.a]

Il programma legge una sequenza di interi e li somma finché non legge un numero negativo. Alla fine stampa la somma (senza includere l'ultimo numero).

```
; il programma legge una sequenza di interi e li somma
; finché non legge un numero negativo. Alla fine stampa
; la somma (senza includere l'ultimo numero)
Inizio: read ; legge n -> acc
jmpn Fatto
                 ; salata a Fatto se n < 0.
               ; aggiunge somma ad acc
; memorizza la nuova somma
add somma
store somma
                     ; salta indietro e legge il
jump Inizio
                       prossimo
                      ; numero
Fatto: load somma ; carica la somma finale
write
                ; scrive il risultato
stop
                  ; si ferma
       .data 2 0 ; locazione di 2 byte dove è
somma:
         memorizzata
           ; somma
```

```
ESERCIZIO 3c[es1_6-max-seq.a]Calcola il massimo di una sequenza di interi positivi. Inserire un numero negativo<br/>per terminare.; Calcola il massimo di una sequenza di interi positivi.; Inserire un numero negativo per terminare.;inizio: read; legge un intero positivoaccjmpn fine; se e' negativo, vai a finestore valore; altrimenti acc -> valoresubtract massimo; acc<massimo: prossimo numero</td>jmpz inizio; acc=massimo: prossimo numeroload valore; altrimenti, valore -> accstore massimo; acc -> massimojump inizio; acc -> massimojump inizio; acc -> massimojump inizio; legge il prossimo numerofine: load massimo; massimo -> accwrite; acc -> outputstop; stopmassimo: .data 2 0; 2 byte per massimovalore: .data 2 0; 2 byte per valore
```

ESERCIZIO 4c [es1_7-pari-dispari.a]

Il programma legge un intero in ingresso e ritorna 0 se l'intero è pari, -1 altrimenti.

; legge un intero in input e ; se e' pari restituisce 0,

```
; altrimenti restituisce -1
read ; n -> acc
store x ; acc -> x
divide due ; acc/2 -> acc
multiply due ; acc*2 -> acc
subtract x ; acc - x -> acc
write ; visualizza acc
stop ; termina il programma
x: .data 2 0
due: .data 2 2
```

ESERCIZIO 5c [es2_3-or_bit.a]

Definire ed utilizzare una nuova istruzione che esegue l'OR logico bit a bit tra due numeri.

read store op1 read bor op1 write stop op1: .data 2 0