

cache 32B, blocco di 8B, diretta, write-back
 campo parola 3 bit, campo set 2 bit, tag 7 bit

Sequenza ind.	h/m	cache
[tag linea word]		
000100001000	miss	[AE 13 A1 23 A1 42 90 75] in linea 01
000100001100	hit	
000100001111	hit	[AE 13 A1 23 A1 42 90 1F] linea sporca
000100011101	miss	[3E 13 71 23 A1 82 90 15] in linea 11, wr.all. [3E 13 71 23 A1 AD 90 15] linea sporca
000100101000	miss	[00 00 00 00 00 00 00 00] in linea 01, wr.all., M [09 00 00 00 00 00 00 00] linea sporca
000100011000	hit	
000100000011	miss	[08 00 07 02 00 00 00 00] in linea 00
000100100101	miss	[F9 86 A0 00 E9 16 05 00] in linea 00

M: aggiorna memoria (scrittura intero blocco)

cache 16B, blocco di 2B, 2-way, write-back, FIFO
 campo parola 1 bit, campo set 2 bit, tag 9 bit

Sequenza ind.	h/m	cache
[tag linea word]		
000100001000	miss	[AE 13] in set 00, linea 0 con tag: 000100001
000100001100	miss	[A1 42] in set 10, linea 0 con tag: 000100001
000100001111	miss	[90 75] in set 11, linea 0 con tag: 000100001, wr.all. [90 1F] in set 11, linea sporca
000100011101	miss	[A1 82] in set 10, linea 1 con tag: 000100011, wr.all. [A1 AD] in set 10, linea sporca
000100101000	miss	[00 00] in set 00, linea 1 con tag: 000100101, wr.all. [09 00] in set 00, linea sporca
000100011000	miss	[3E 13] in set 00, linea 0 con tag: 000100011, [AE 13] _{out} , M
000100000011	miss	[07 02] in set 01, linea 0 con tag: 000100000
000100100101	miss	[E9 16] in set 10, linea 0 con tag: 000100101, [A1 42] _{out} , M

M: aggiorna memoria (scrittura intero blocco)

cache 16B, blocco di 4B, 2-way, write-back, FIFO
 campo parola 2 bit, campo set 1 bit, tag 9 bit

Sequenza ind.	h/m	cache
[tag linea word]		
000100001000	miss	[AE 13 A1 23] in set 0, linea 0 con tag: 000100001
000100001100	miss	[A1 42 90 75] in set 1, linea 0 con tag: 000100001
000100001111	hit	[A1 42 90 1F] linea sporca
000100011101	miss	[A1 82 90 15] in set 1, linea 1 con tag: 000100011, wr. all. [A1 AD 90 15] linea sporca
000100101000	miss	[00 00 00 00] in set 0, linea 1 con tag: 000100101, wr. all. [09 00 00 00] linea sporca
000100011000	miss	[3E 13 71 23] in set 0, linea 0 rimpiaz. con tag: 000100011
000100000011	miss	[08 00 07 02] in set 0, linea 1 rimpiaz. con tag: 000100011, M
000100100101	miss	[E9 16 05 00] in set 1, linea 0 rimpiaz. con tag: 000100100, M

M: aggiorna memoria (scrittura intero blocco)

cache 32B, blocco di 4B, 2-way, write-through, FIFO
 campo parola 2 bit, campo set 2 bit, tag 8 bit

Sequenza ind.	h/m	Cache
[tag linea word]		
000100001000	miss	[AE 13 A1 23] in set 10, linea 0 con tag: 00010000
000100001100	miss	[A1 42 90 75] in set 11, linea 0 con tag: 00010000
000100001111	hit	[A1 42 90 1F] aggiorna Mem
000100011101	miss	[A1 82 90 15] in set 11, linea 1 con tag: 00010001 [A1 AD 90 15] aggiorna Mem
000100101000	miss	[00 00 00 00] in set 10, linea 1 con tag: 00010010 [09 00 00 00] aggiorna Mem
000100011000	miss	[3E 13 71 23] in set 10, linea 0 rimpiazzata con tag: 00010001
000100000011	miss	[08 00 07 02] in set 00, linea 0 con tag: 00010001
000100100101	Miss	[E9 16 05 00] in set 01, linea 0 con tag: 00010010