

Soluzione

La CPU emette indirizzi relativi alla zona istruzioni durante la fase di fetch ed indirizzi relativi alla zona dati durante la fase di lettura (read) degli operandi non immediati, ossia quelli non presenti su registro o direttamente forniti dall'istruzione. Pertanto, la sequenza di indirizzi emessa dall'esecuzione del programma è la seguente:

istruzioni: 12, 13, 14, 15, {16, 17, 18, 19, 20, 21, 22}_{ripetuto 4 volte}, 23

indirizzi memoria dati: 4, 3, 2, 1

Ne segue che, al termine della sequenza, le rispettive cache avranno il seguente contenuto:

cache istruzioni

90	75	F9	16
----	----	----	----

cache dati

0A	00	03	02
----	----	----	----