

RISPOSTE

Formato R

| | | | | | |
|-------|-------|-------|-------|-------|-------|
| 6 bit | 5 bit | 5 bit | 5 bit | 5 bit | 6 bit |
| op | rs | rt | rd | shamt | funct |

`add rd, rs, rt`

OK!

Formato J

| | |
|-------|--------|
| 6 bit | 26 bit |
| op | target |

`j target`

NO: non riesce a caricare direttamente il registro PC on l'indirizzo di salto

Formato I

| | | | |
|-------|-------|-------|---------|
| 6 bit | 5 bit | 5 bit | 16 bit |
| op | rs | rt | address |

`lw rt, offset(rs)`

NO: non riesce a fornire il campo rt come nome del registro dove scrivere (manca un multiplexer)

`bne rs, rt, offset`

NO: non riesce a verificare correttamente la condizione in quanto può solo determinare l'uguaglianza (usando il bit zero della ALU)