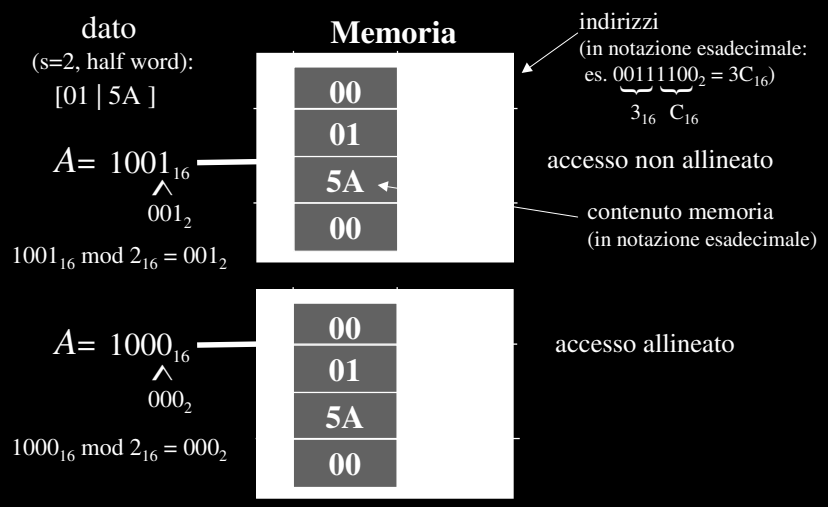
2.7 Accesso a memoria



2.7 Accesso a memoria

- Memoria non allineata (Intel x86)
  - Accessi facilitati ed ottimizzati
  - Maggiore complessità di progettazione
- Memoria allineata (SPARC, Motorola 68k)
  - Accesso più complesso a dati non allineati
  - Richiede compilatori efficienti per preservare capacità di accesso adeguata a dati non allineati