

## Proposta di Stage Intecs

24 ottobre 2005

### Ambito

HRT-UML è una metodologia che consente lo sviluppo di *software* per sistemi *embedded* in tempo reale (*hard real time*, HRT) con esigenze di analizzabilità statica. La metodologia comprende un *toolset* di supporto, realizzato essenzialmente in Java, che include editor grafici specializzati, un analizzatore ed un simulatore di schedulabilità ed generatori di codice Ada 95, Ravenscar e C con RTOS Osek.

### La Proposta di Stage

La sede di Pisa (PI) di Intecs (Intecs - Informatica e tecnologia del Software S.p.A.) propone l'attivazione di stage per **1 studente**, inserito nel contesto del proprio progetto di consolidamento del *toolset* di supporto alla metodologia.

Lo stage si svolgerà presso l'Università di Padova. L'azienda si attiverà per il coordinamento in remoto necessario al corretto svolgimento dello stage; in particolare si prevedono uno o due giorni di trasferta di un responsabile tecnico Intecs presso l'Università di Padova. Laddove necessario, si potrà ipotizzare un rimborso spese per la visita degli stagisti presso la sede Intecs di Pisa.

Lo stage proposto può essere visto come una successione di fasi, ciascuna di esse con un proprio obiettivo e con dei risultati da produrre in ingresso per la fase successiva. Le tecnologie utilizzate saranno: Java e UML.

Questa la successione delle fasi:

**1° fase:** apprendimento della metodologia e del *toolset* di supporto e modellazione di uno o più casi di studio che possano indirizzare tutti gli aspetti supportati dalla metodologia.

**Impegno previsto:** circa 100 ore.

**Risultati attesi:** modelli dei casi di studio.

**2° fase:** definizione di un piano di verifica e validazione del *tool* di supporto completo dei casi di verifica e validazione, basato sui modelli dei casi di studio creati nella fase precedente.

Il piano dovrà includere tutte le funzionalità di supporto del *toolset* e casi di verifica delle capacità e delle prestazioni.

**Impegno previsto** circa 80 ore.

**Risultati attesi:** documentazione del piano di verifica e validazione.

**3° fase:** esecuzione dei casi di verifica specificati e preparazione di un rapporto finale che descriva i risultati e in particolare la descrizione dettagliata di ogni singolo problema riscontrato durante tutte le fasi dello stage

**Impegno previsto** circa 120 ore.

**Risultati attesi:** rapporto di verifica e validazione.