

Assunzioni RUN

Parametri di modello

- m processori
- *Implicit-deadline task* $\tau_i, i \in \{1..n\}$ con $n = m + k \geq m$
- *Fully utilized system*: non ci devono essere tempi morti
- Ciascun task ha *fixed rate* $R_i = \frac{(d_i - r_i)}{C_i}$,
 - Che esprime la pendenza della fluid curve
- Task indipendenti
- Processori omogenei
- *Migration e preemption* sono assunti avere costo zero
- $\sum_{i=1}^m (R_i) \leq m$
 - ⇒ SI PUO' FARE! Ma come? Quale Σ scheduling valido?

1

Sistema duale

L'algoritmo RUN crea l'**insieme duale** dei task

- per ogni task τ_i introduciamo τ_i^* che esegue quando τ_i è *idle* e viceversa
- due *schedule* Σ e Σ^* sono duali quando

$$\forall t, \tau_i \in \Sigma(t) \text{ se e solo se } \tau_i^* \notin \Sigma^*(t)$$

Tale insieme di task viene eseguito nell'**architettura virtuale** del sistema originale (sistema duale)

3

Esempio

$n = 5$

$m = 3$

$k = 2$

Legenda

- task
- processore

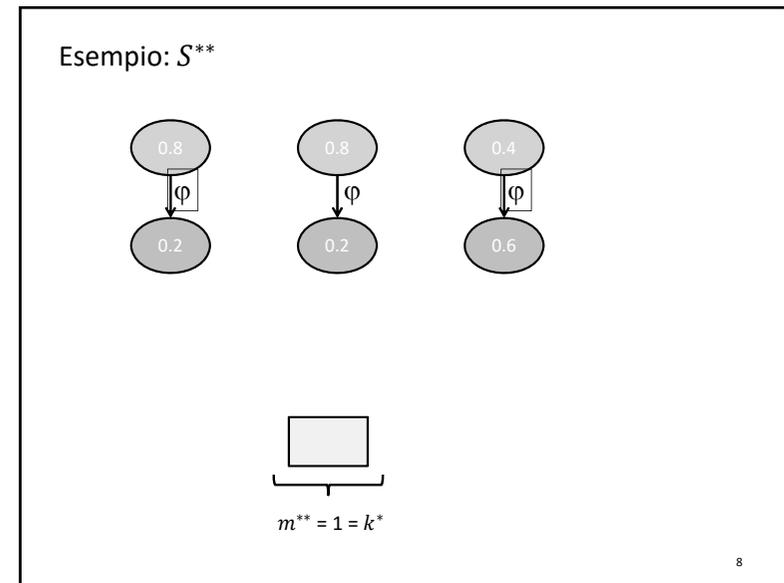
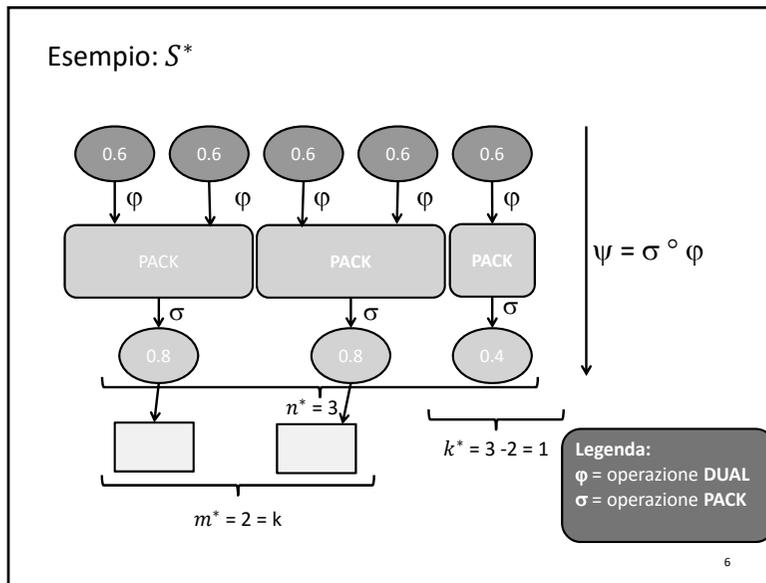
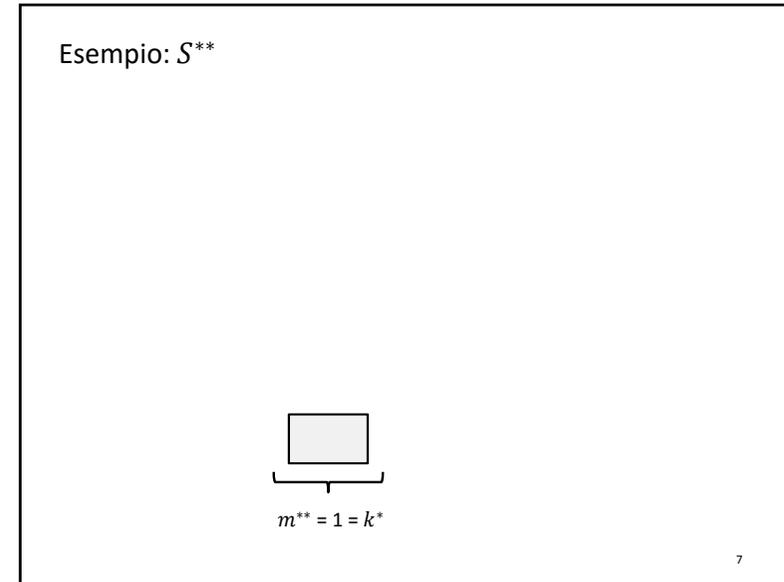
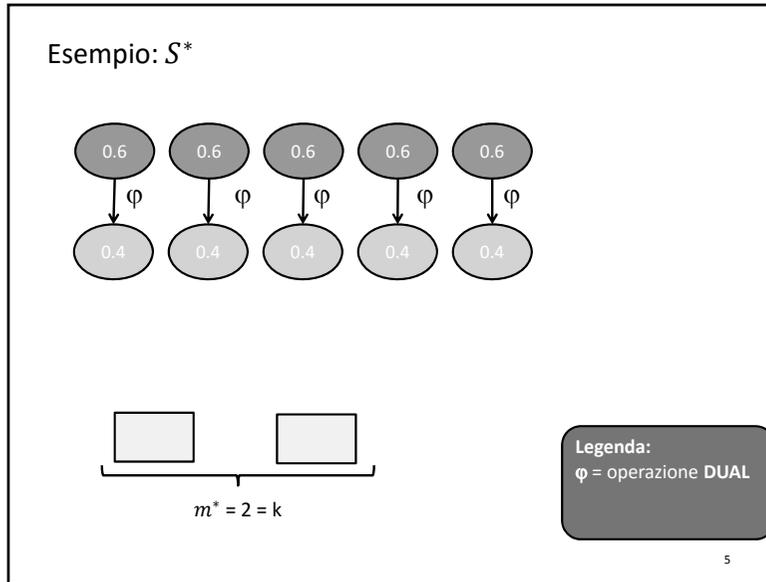
- $\sum_{n=1}^5 (R_n) = 3 \Rightarrow$ almeno 3 processori
- Voglio trovare lo schedule Σ del **sistema S**

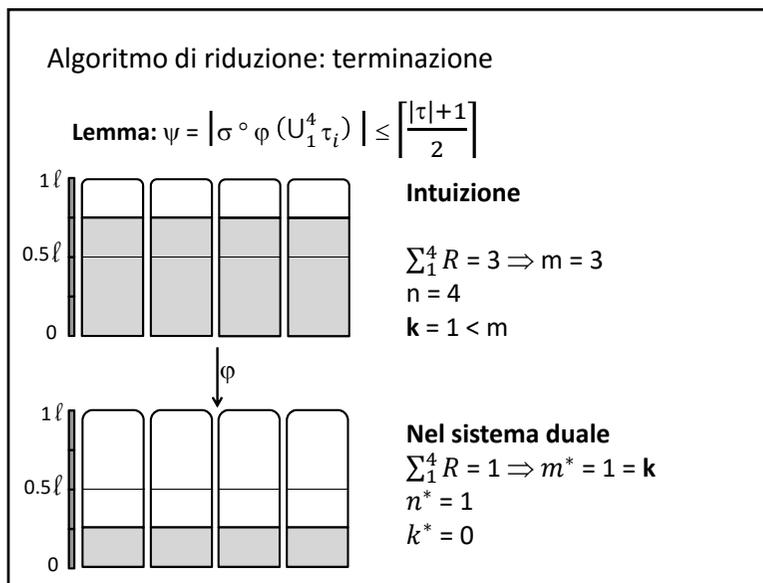
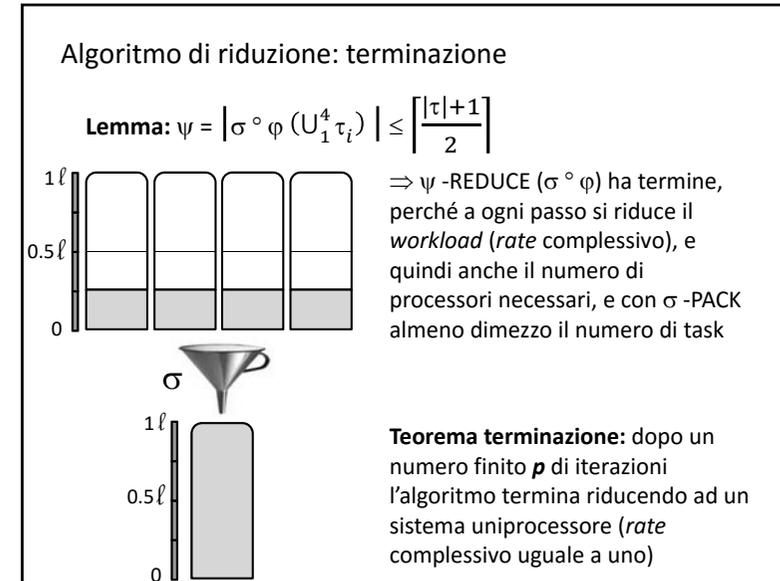
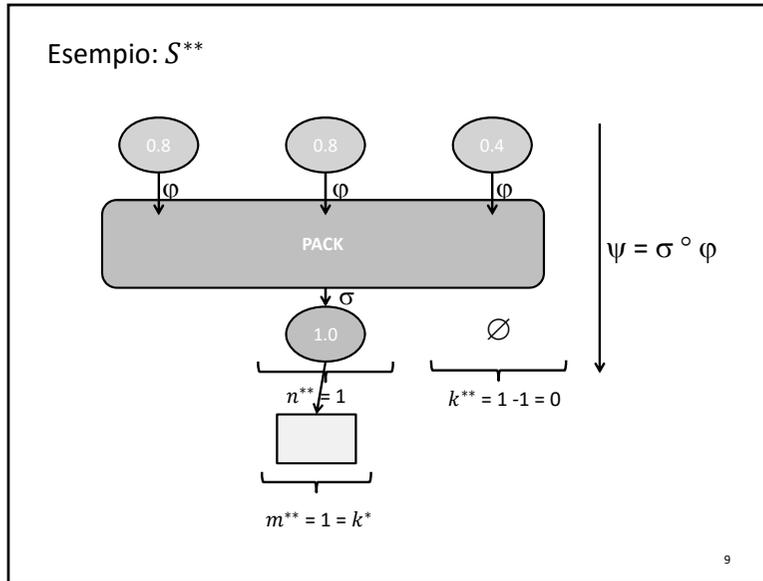
2

Esempio: S^*

$m^* = 2 = k$

4





- Passi fondamentali di RUN
- Riassumendo:
- Operazione DUAL (φ)
 - Operazione PACK (σ)
 - Operazione REDUCE ($\psi = \sigma \circ \varphi$) riduce la dimensione del problema a ogni passo (\sim dimezza)
 - Teorema (validità del duale): Σ valido $\Leftrightarrow \Sigma^*$ valido
 - Poiché ogni *task* duale rappresenta il tempo *idle* del *task* primario, trovare lo *schedule* del sistema duale è equivalente a trovare quello del sistema primario

Scheduling

L'algoritmo genera un albero dalle foglie alla radice
(fase *off-line*)

Lo *schedule* si ricava ripercorrendo a ritroso l'albero
generato dall'algoritmo e applicando ad ogni istante t le
seguenti regole (fase *on-line*)

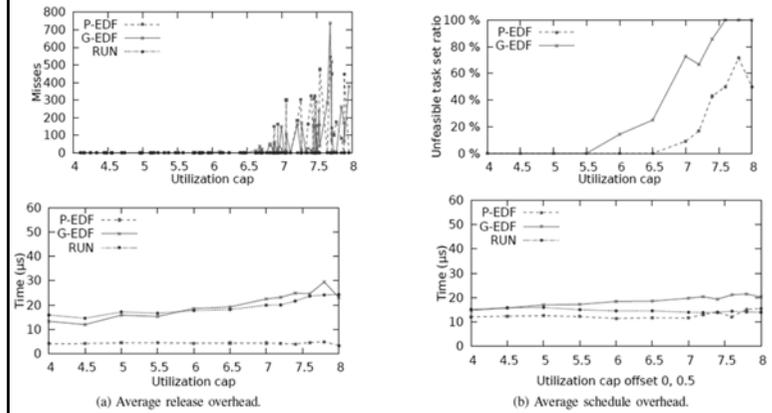
- ai passi di tipo φ si usa la regola del duale (esegui in $\Sigma(t)$ i task che non eseguono in $\Sigma^*(t)$)
- ai passi di tipo σ si sceglie fra i *task* aggregati usando EDF

Il problema multiprocessore originario è stato quindi
ricondotto a una collezione di problemi uniprocessore
(**composizionalità** del problema)

8.d A stint on RUN

Credits to E. Mezzetti and D. Compagnin (ECRTS 2014)

Implementation experience /2



Implementation experience /1

